

**МИНИСТЕРСТВО ОБРАЗОВАНИЯ И МОЛОДЕЖНОЙ ПОЛИТИКИ
СВЕРДЛОВСКОЙ ОБЛАСТИ**

**ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ПРОФЕССИОНАЛЬНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ СВЕРДЛОВСКОЙ ОБЛАСТИ
«АСБЕСТОВСКИЙ ПОЛИТЕХНИКУМ»**

ДОКУМЕНТ ПОДПИСАН
ЭЛЕКТРОННОЙ ПОДПИСЬЮ
Сертификат: 009c2c8d89b1378a769cf70a32771c7b84
Владелец: Сулопаров Владимир Александрович
Действителен: с 19.06.2023 до 11.09.2024

УТВЕРЖДАЮ
Директор ГАПОУ СО
«Асбестовский политехникум»
В.А. Сулопаров
«*Сулопаров*» 2024 г.



**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

для специальности
**09.02.07 Информационные
системы и программирование**
Форма обучения – очная
Срок обучения 3 года 10 месяцев

Асбест
2024

Рабочая программа учебной дисциплины ОП.02 Архитектура аппаратных средств, разработана на основе федерального государственного образовательного стандарта среднего профессионального образования по специальности **09.02.07 Информационные системы и программирование**, утвержденного приказом Министерства образования и науки Российской Федерации от 9 декабря 2016 г. № 1547 (с изменениями и дополнениями), зарегистрировано в Минюсте РФ 26 декабря 2016 г., регистрационный № 44936.

Организация-разработчик: ГАПОУ СО «Асбестовский политехникум»

Разработчики:

Копина М.Г., преподаватель высшей квалификационной категории, ГАПОУ СО «Асбестовский политехникум», г. Асбест

Петрова Е.С, преподаватель первой квалификационной категории, ГАПОУ СО «Асбестовский политехникум», г. Асбест

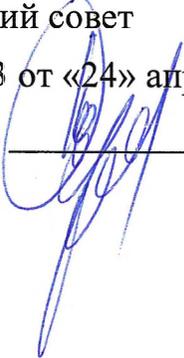
Рассмотрено на заседании
цикловой комиссии информационных технологий и
экономических дисциплин

Протокол № 4 от «23» апреля 2024 г.

Председатель ПЦК  М.Г. Копина

Согласовано
Педагогический совет

Протокол № 3 от «24» апреля 2024 г.

Председатель  В.А. Сулопаров

СОДЕРЖАНИЕ

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ
УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ
УЧЕБНОЙ ДИСЦИПЛИНЫ**

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

1.1. Место дисциплины в структуре основной профессиональной образовательной программы:
Учебная дисциплина «Архитектура аппаратных средств» принадлежит к общепрофессиональному циклу.

1.2. Цель и планируемые результаты освоения дисциплины:

<i>Код</i>	<i>Умения</i>	<i>Знания</i>
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1 . ПК 4.2 . ПК 5.2 . ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.	получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем	базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы	36
в том числе:	
теоретическое обучение	22
практические занятия	14
<i>Самостоятельная работа¹</i>	
Промежуточная аттестация	

¹Самостоятельная работа в рамках образовательной программы планируется образовательной организацией с соответствии с требованиями ФГОС СПО в пределах объема учебной дисциплины в количестве часов, необходимом для выполнения заданий самостоятельной работы обучающихся, предусмотренных тематическим планом и содержанием учебной дисциплины.

2.2. Тематический план и содержание учебной дисциплины «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<i>Введение</i>	Содержание учебного материала	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1 . ПК 4.2 . ПК 5.2 . ПК 5.3.
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.	2	
Раздел 1 Вычислительные приборы и устройства		4	
<i>Тема 1.1. Классы вычислительных машин</i>	Содержание учебного материала	4	
	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям	2	
	В том числе практических занятий и лабораторных работ	2	
	Анализ конфигурации вычислительной машины.	2	
Раздел 2 Архитектура и принципы работы основных логических блоков системы		22	
<i>Тема 2.1. Логические основы ЭВМ, элементы и узлы</i>	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультиплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.	2	ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
<i>Тема 2.2. Принципы организации ЭВМ</i>	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.	2	
<i>Тема 2.3. Классификация и типовая структура микропроцессоров</i>	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.	2	
<i>Тема 2.4. Технологии повышения производительности процессоров</i>	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.	2	

1	2	3	4
<p>Тема 2.5. Компоненты системного блока</p>	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов	4	
	Корпуса ПК. Виды, характеристики, форм-факторы.		
	Блоки питания. Виды, характеристики, форм-факторы.		
	Основные шины расширения, принцип построения шин, характеристики, параметры,		
	Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
<p>Тема 2.6. Запоминающие устройства ЭВМ</p>	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом	2	
	В том числе практических занятий и лабораторных работ	8	
	1. Конструкция, подключение и инсталляция матричного принтера.	2	
	2. Конструкция, подключение и инсталляция струйного принтера.	2	
	3. Конструкция, подключение и инсталляция лазерного принтера.	2	
4. Утилиты обслуживания жестких магнитных дисков и оптических дисков.	2		
Раздел 3. Периферийные устройства		10	
<p>Тема 3.1. Периферийные устройства вычислительной техники</p>	Содержание учебного материала	4	
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации.	4	
	Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение		
<p>Тема 3.2. Нестандартные периферийные устройства</p>	Содержание учебного материала	6	
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы	2	
	В том числе практических занятий и лабораторных работ	4	
	1. Периферийные устройства компьютера и интерфейсы их подключения	2	
2. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши	2		
Промежуточная аттестация			
Всего:		36	

3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Вычислительной техники, архитектуры персонального компьютера и периферийных устройств» оснащенная необходимым для реализации программы учебной дисциплины оборудованием, приведенным в п 6.2.1 примерной программы по данной специальности.

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы, рекомендованные ФУМО, для использования в образовательном процессе. При формировании библиотечного фонда образовательной организацией выбирается не менее одного издания из перечисленных ниже печатных изданий и (или) электронных изданий в качестве основного, при этом список может быть дополнен новыми изданиями.

3.2.1. Основные печатные издания

Колдаев, В. Д. Архитектура ЭВМ : учебное пособие / В.Д. Колдаев, С.А. Лупин. — Москва : ФОРУМ : ИНФРА-М, 2021. — 383 с.

3.2.2. Основные электронные издания

Колдаев, В. Д. Архитектура ЭВМ : учебное пособие / В.Д. Колдаев, С.А. Лупин. — Москва : ФОРУМ : ИНФРА-М, 2021. — 383 с. — (Среднее профессиональное образование). - ISBN 978-5-8199-0868-6. - Текст : электронный. - URL: <https://znanium.com/catalog/product/1136788> (дата обращения: 13.12.2021). – Режим доступа: по подписке.

3.2.3. Дополнительные источники

1. Степина, В. В. Архитектура ЭВМ и вычислительные системы : учебник / В.В. Степина. — Москва : КУРС : ИНФРА-М, 2021. — 384 с. — (Среднее профессиональное образование). - ISBN 978-5-906923-07-3. - Текст : электронный. - URL: <https://znanium.com/catalog/product/1423169> (дата обращения: 13.12.2021). – Режим доступа: по подписке.

2. Толстобров, А. П. Архитектура ЭВМ : учебное пособие для среднего профессионального образования / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва : Издательство Юрайт, 2021. — 154 с. — (Профессиональное образование). — ISBN 978-5-534-13398-1. — Текст : электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/476555> (дата обращения: 13.12.2021).

3. Гуров В.В. Архитектура и организация ЭВМ : учебное пособие для СПО / Гуров В.В., Чуканов В.О.. — Саратов : Профобразование, 2019. — 184 с. — ISBN 978-5-4488-0363-5. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <https://www.iprbookshop.ru/86191.html> (дата обращения: 13.12.2021). — Режим доступа: для авторизир. пользователей.

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Результаты обучения (освоенные умения, усвоенные знания)	Критерии оценки	Методы контроля
<p><i>Перечень умений, осваиваемых в рамках дисциплины</i></p> <p>получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p>	<ul style="list-style-type: none"> • Компьютерное тестирование на знание терминологии по теме; • Самостоятельная работа. • Наблюдение за выполнением практического задания. (деятельностью студента)
<p><i>Перечень знаний, осваиваемых в рамках дисциплины</i></p> <p>базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам</p>	<p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	<ul style="list-style-type: none"> • Оценка выполнения практического задания (работы) • Решение ситуационной задачи

